## BEST AVAILABLE COPY

30.03,04



Europäisches Patentamt **European Patent Office** 

Office européen des brevets

REC'D 1.0 MAY 2004

WIPO

PCT

Bescheinigung

Certificate

Attestation

Die angehefteten Unterlagen stimmen mit der ursprünglich eingereichten Fassung der auf dem nächsten Blatt bezeichneten europäischen Patentanmeldung überein. The attached documents are exact copies of the European patent application described on the following page, as originally filed.

Les documents fixés à cette attestation sont conformes à la version initialement déposée de la demande de brevet européen spécifiée à la page suivante.

Patentanmeldung Nr. Patent application No. Demande de brevet n°

03009468.4



Der Präsident des Europäischen Patentamts; Im Auftrag

For the President of the European Patent Office

Le Président de l'Office européen des brevets p.o.

R C van Dijk



Europäisches Patentamt European Patent Office

Office européen des brevets

167/E 12004/003357

Anmeldung Nr:

Application no.:

03009468.4

Demande no:

Anmeldetag:

Date of filing:

25.04.03

Date de dépôt:

Anmelder/Applicant(s)/Demandeur(s):

SIEMENS AKTIENGESELLSCHAFT Wittelsbacherplatz 2 80333 Mürchen ALLEMAGNE

Bezeichnung der Erfindung/Title of the invention/Titre de l'invention: (Falls die Bezeichnung der Erfindung nicht angegeben ist, siehe Beschreibung. If no title is shown please refer to the description. Si aucun titre n'est indiqué se referer à la description.)

Steuereingangsschaltung für ein elektrisches Gerät

In Anspruch genommene Prioriät(en) / Priority(ies) claimed /Priorité(s) revendiquée(s)
Staat/Tag/Aktenzeichen/State/Date/File no./Pays/Date/Numéro de dépôt:

Internationale Patentklassifikation/International Patent Classification/Classification internationale des brevets:

H02J/

Am Anmeldetag benannte Vertragstaaten/Contracting states designated at date of filing/Etats contractants désignées lors du dépôt:

AT BE BG CH CY CZ DE DK EE ES FI FR GB GR HU IE IT LU MC NL PT RO SE SI SK TR LI

### EPO - Munich 22 2 5. April 2003

1

Beschreibung

25

30

Steuereingangsschaltung für ein elektrisches Gerät

Die Erfindung bezieht sich auf eine Steuereingangsschaltung 5 für ein elektrisches Gerät. Ein Steuereingang ist eine elektrische Schnittstelle eines Geräts, über welche elektronische Steuersignale von einem externen Steuergerät an das mit dem Steuereingang versehene Gerät gegeben werden können. Solche Steuersignale umfassen beispielsweise Ein- und Ausschaltbe-10 fehle. Bei dem mit dem Steuereingang versehenen Gerät handelt es sich um ein beliebiges elektrisches Gerät, das elektronische Steuersignale erfassen und verarbeiten kann, insbesondere ein elektrisches Motorgerät, ein Messgerät, ein Daten-Aufnahme- oder Wiedergabegerät oder dergleichen. Bei einem 15 Steuergerät kann es sich insbesondere um eine speicherprogrammierbare Steuerung (SPS) handeln.

Das Steuersignal erfolgt durch Anlegen einer Steuerspannung an den Steuereingang des Geräts. Der dem Steuereingang zugeordneten Steuereingangsschaltung kommt hierbei die Aufgabe zu, den durch die Steuerspannung angeregten Steuerstrom aufzunehmen und bei Vorliegen eines Steuersignals eine dem Steuersignal entsprechende Reaktion des Geräts auszulösen.

Es sind verschiedene Steuerspannungen üblich, die sich bezüglich Spannungshöhe und Spannungsform, insbesondere Gleichoder Wechselspannung, unterscheiden. Insbesondere ist die Verwendung von 24V DC, 48V DC, 110V AC, 230V AC usw. als Steuerspannung gebräuchlich. Gemäß herkömmlicher Nomenklatur steht DC hierbei für Gleichspannung und AC für Wechselspannung.

Um die Kompatibilität eines Gerätes zu erhöhen, und gleich35 zeitig eine möglichst geringe Anzahl verschiedener Steuereingänge bereitstellen zu müssen, ist es üblich, einen Steuereingang für eine Bandbreite von mehreren Steuerspannungen

auszulegen, z.B. für 24V DC bis 48V DC oder 110V AC bis 230V AC. Wünschenswert wäre in diesem Zusammenhang ein Steuereingang, der für alle gängigen Spannungshöhen sowie für Gleich- und Wechselspannungen gleichermaßen geeignet ist.

5

10

15

20

25

30

35

Dies kann von einer herkömmlichen Steuereingangsschaltung mit rein ohmscher Eingangscharakteristik im Allgemeinen nicht oder nur unzureichend erfüllt werden, zumal mit steigender Steuerspannung üblicherweise auch ein steigender Reststrom zu berücksichtigen ist, der unvermeidlicher Weise auch dann durch die das Gerät mit dem Steuergerät verbindende Steuerleitung fließt, wenn gerade kein Steuersignal anliegt. Dieser Reststrom wird zudem überlagert von Störströmen, die insbesondere durch kapazitive Störeinkopplung auf die Steuerleitung übertragen werden. Eine solche Störeinkopplung kann beispielsweise auftreten, wenn die Steuerleitung in der Nähe eines nur unzureichend abgeschirmten Netzkabels verlegt ist. Eine für breitbandige Steuerspannungen ausgelegte Steuereingangsschaltung muss zwangsweise eine vergleichsweise niedrige Auslöseschwelle aufweisen, um bei Verwendung einer niedrigen Steuerspannung sicher auszulösen. Dadurch besteht bei einer Steuereingangsschaltung mit ohmscher Charakteristik jedoch andererseits verstärkt die Gefahr, dass bei Verwendung einer hohen Steuerspannung die Auslöseschwelle schon aufgrund des Reststroms und/oder des Störstroms überschritten wird.

Zur Erhöhung der Breitbandigkeit eines Steuereingangs wird bisweilen auch eine Steuereingangsschaltung verwendet, die eine Konstantstromsenke enthält. Unter dem Begriff Konstantstromsenke wird ein Schaltungsmodul verstanden, das innerhalb eines vorgegebenen Spannungsintervalls eine von der anliegenden Spannung weitgehend unabhängige Stromaufnahme aufweist. Bei einer Steuereingangsschaltung der letztgenannten Art kann üblicherweise jedoch nur eine vergleichsweise geringe Stromaufnahme eingestellt werden, um die maximal in der Steuereingangsschaltung auftretende Verlustleistung und die damit verbundene Aufheizung des Geräts auf ein vertretbares Maß zu be-

10

15

grenzen. Die maximale Stromaufnahme, die einstellbar ist, ohne dass ein aufwändiger Überhitzungsschutz vorgesehen werden muss, ist dabei oft zu gering, um den nach den einschlägigen Normen, z.B. EN 61131-2:1994 geforderten minimalen Einschaltstrom zu erreichen.

Der Erfindung liegt die Aufgabe zugrunde, eine Steuereingangsschaltung für ein elektrisches Gerät anzugeben, die hinsichtlich Spannungshöhe und Spannungsform für eine besonders große Bandbreite von Steuerspannungen geeignet ist. Insbesondere soll die Steuereingangsschaltung hierbei unempfindlich gegenüber einem kapazitiven Störstrom sein und einen geringen elektrischen Verlust aufweisen. Der Erfindung liegt weiterhin die Aufgabe zugrunde, ein im Hinblick auf einen Steuereingang verbessertes elektrisches Gerät anzugeben.

Bezüglich der Steuereingangsschaltung wird die Aufgabe erfindungsgemäß gelöst durch die Merkmale des Anspruchs 1. Die Steuereingangsschaltung umfasst danach eine bezüglich ihrer Stromaufnahme gepulst betriebene Konstantstromsenke. Die 20 Stromaufnahme nimmt hierbei während der Dauer eines Detektionspulses einen Detektionswert an. Zwischen je zwei zeitlich aufeinander folgenden Detektionspulsen ist die Stromaufnahme im Vergleich zu diesem Detektionswert erniedrigt. Zur Erkennung eines anliegenden Steuersignals umfasst die Steuer-25 eingangsschaltung weiterhin ein Auswertemodul. Dieses ist derart ausgelegt, dass ein Steuersignal angezeigt wird, d.h. insbesondere von einer internen Gerätesteuerung des Geräts erkennbar ist, wenn während des Detektionspulses der Steuerstrom für eine vorgegebene Einschaltdauer einen vorgegebenen 30 Einschaltwert nicht unterschreitet.

Bezüglich des Geräts wird die Aufgabe erfindungsgemäß gelöst durch die Merkmale des Anspruchs 18. Dem Steuereingang des 35 Geräts ist danach die erfindungsgemäße Steuereingangsschaltung zugeordnet.

35

Durch den gepulsten Betrieb der Konstantstromsenke wird die im Steuereingang anfallende mittlere Verlustleistung auf ein vergleichsweise geringes Maß reduziert, zumal die Konstantstromsenke nur während der Detektionspulse einen erhöhten Stromfluss, und damit eine nennenswerte Verlustleistung, zu-5 lässt. In einer Ruhephase zwischen je zwei aufeinander fogenden Detektionspulsen ist dagegen die Stromaufnahme auf ein geringes Maß reduziert, so dass während der Ruhephase nur eine geringe Verlustleistung auftritt. Die während des vorangegangenen Detektionspulses angefallene Verlustwärme wird daher 10 während der Ruhephase schon mit einfachen Mitteln hinreichend abgeleitet, um eine Überhitzung des Geräts zu vermeiden. Dies erlaubt wiederum, die Stromaufnahme während eines Detektionspulses besonders groß zu wählen, wodurch die Störanfälligkeit der Steuereingangsschaltung im Hinblick auf Störströme 15 herabgesetzt ist. Mit einem Auswertemodul, das das Vorliegen eines Steuersignals nur dann anzeigt, wenn während der vorgegebenen Einschaltzeit der Steuerstrom einen vorgegebenen Einschaltwert nicht unterschreitet, können Störeinflüsse ausgeblendet werden. Der Einschaltwert ist vorteilhafterweise ge-20 ringfügig kleiner gewählt als der Detektionswert der Stromaufnahme, aber groß gegenüber der Stromaufnahme der Konstantstromsenke während der Ruhephase. Die Einschaltdauer liegt in der Größenordnung des Detektionspulses, ist aber bevorzugt etwas kürzer als letztere gewählt, um Flankenanstiegszeiten 25 der Eingangsspannung und dergleichen abzufangen.

Zur Ansteuerung der Konstantstromsenke, d.h. zur Vorgabe des Betrags der Stromaufnahme, ist diese bevorzugt mit einem Ansteuermodul beschaltet. Dieses ist vorteilhaft durch eine Oszillatorschaltung realisiert, deren Gesamtwiderstand diskret zwischen zwei Werten wechselt. Eine solche diskrete Oszillatorschaltung wird auch als astabile Kippschaltung oder Multivibrator bezeichnet (siehe U. Tietze, Ch. Schenk, Halbleiterschaltungstechnik, 11. Aufl., Kap. 6.2.3, S. 603, 1999, Berlin (Springer Verlag)). In einer kompakten und hinsichtlich des Bauteileaufwands günstigen Alternative ist als Ansteuermannen.

steuermodul ein Mikroprozessor vorgesehen. Dieser Mikroprozessor nimmt zweckmäßigerweise zusätzlich zur Ansteuerung der Konstantstromsenke auch weitere Steuerfunktionen für das Gerät wahr.

5

10

15

In bevorzugter Ausführung ist der Konstantstromsenke eine Diode vorgeschaltet. Dies ertüchtigt die Steuereingangsschaltung in besonders einfacher Weise zur Aufnahme sowohl von Gleichspannung als auch von Wechselspannung. Im Hinblick auf die Verwendung einer Wechselspannung als Steuerspannung tritt der zusätzliche Vorteil auf, dass infolge der gleichrichtenden Wirkung der Diode die Steuereingangsschaltung nur für eine Spannungspolarität ausgelegt sein muss. Weiterhin findet nur während der in Durchlassrichtung der Diode gepolten Halbwelle der Steuerspannung ein Stromfluss durch die Konstantstromsenke statt, was zu einer weiteren Reduzierung der im Steuereingang anfallenden Verlustleistung beiträgt.

Das Auswertemodul ist auf besonders einfache Weise durch ein RC-Glied gebildet, welches bei einem anliegenden Steuersignal beladen wird. Das RC-Glied ist dabei derart dimensioniert, dass die über dem RC-Glied anliegende Ausgabespannung einen Auslösewert erreicht, sobald während der vorgegebenen Einschaltdauer der Steuerstrom den vorgegebenen Einschaltwert nicht unterschreitet. Um Störeinflüsse sicher auszublenden, ist dem RC-Glied vorteilhafterweise eine Schwellenschaltung vorgeschaltet, die nur dann leitend wird, wenn der in der Steuerleitung fließende Eingangsstrom betragsmäßig einen Einschaltwert übersteigt.

30

In einer einfachen und wirksamen Ausführung ist die Konstantstromsenke durch einen Feldeffekttransistor (FET) gebildet, dessen Gate-Anschluss an eine konstante Spannung gelegt ist.

35 Bevorzugt folgen die Detektionspulse zeitlich periodisch aufeinander. Bei Verwendung einer Gleichspannung als Steuerspannung wird dabei die Periodendauer vom Ansteuermodul fest vor-

10

gegeben. Bei Verwendung einer Wechselspannung als Steuerspannung koordiniert (oder synchronisiert) das Ansteuermodul hingegen zweckmäßigerweise die Periode der Detektionspulse mit der Phase der Steuerspannung. Die Detektionspulse werden hierbei also durch die Steuerspannung "getriggert", so dass der Verlauf der Steuerspannung während der Dauer eines beliebigen Detektionspulses stets gleich ist. Das Ansteuermodul ist insbesondere derart ausgebildet, dass der Beginn eines Detektionspulses stets mit dem Beginn einer positiven Halbwelle der Steuerspannung zusammenfällt. Hierdurch fällt insbesondere bei einer sinusförmigen Steuerspannung eine besonders geringe Verlustleistung an.

In im Hinblick auf gängige Steuerspannungen, d.h. insbesondere 24V - 230V AC/DC, besonders vorteilhafter Dimensionie-15 rung der Steuereingangsschaltung ist die Stromaufnahme der Konstantstromsenke zwischen zwei aufeinander folgenden Detektionspulsen gegenüber dem Detektionswert um mindestens einen Faktor 10, insbesondere mindestens einen Faktor 20, erniedrigt, wohingegen der Einschaltwert des Auswertemoduls auf 20 ca. 85% des Detektionswertes festgelegt ist. Der Detektionswert beträgt hierbei insbesondere etwa 8mA. Die vorgegebene Einschaltdauer, während der der Eingangsstrom zur Auslösung eines Steuervorgangs den Einschaltwert überschreiten muss, beträgt mindestens 70%, bevorzugt etwa 90% der Dauer eines 25 Detektionspulses. Weiterhin übersteigt die Zeitspanne zwischen zwei aufeinander folgenden Detektionspulsen, d.h. die Dauer der Ruhephase, die Dauer eines Detektionspulses um mindestens das zweifache. Insbesondere beträgt die Dauer der Ruhephase etwa das Vierfache der Dauer eines Detektionspulses. 30 Die Dauer eines Detektionspulses beträgt dabei insbesondere etwa 4ms.

Die im voranstehenden Absatz aufgeführten Zahlenwerte und Re-35 lationen können auch einzeln sowie in beliebiger Kombination als vorteilhafte Ausbildungen der Erfindung zum Einsatz kommen.

10

15

20

35

Um einen kompakten Aufbau der Steuereingangsschaltung und einen geringen Bauteileaufwand zu erzielen, sind die Steuereingangsschaltung oder Teile davon bevorzugt als integrierter Schaltkreis (ASIC) realisiert.

Die erfindungsgemäße Steuereingangsschaltung ist insbesondere vorteilhaft in einem durch elektronische Steuersignale ansteuerbaren elektrischen Gerät einsetzbar. Der Einsatz der Steuereingangsschaltung in dem Gerät gewährleistet eine besonders hohe Kompatibilität mit verschiedenen Steuergeräten. Das mit der erfindungsgemäßen Steuereingangsschaltung ausgestattete Gerät kann insbesondere mit allen gängigen Steuerspannungen, z.B. 24V - 230V AC/DC angesprochen werden, ohne dass eine spezielle Anpassung des Steuereingangs erforderlich ist. Hierbei fällt auch bei einer hohen Steuerspannung im Zeitmittel nur eine vergleichsweise geringe Verlustleistung im Steuereingang an, so dass keine aufwendigen Vorkehrungen zur Abfuhr der Verlustwärme erforderlich sind. Dies ermöglicht eine günstige und kompakte Realisierung des Geräts.

Nachfolgend werden Ausführungsbeispiele der Erfindung anhand einer Zeichnung näher erläutert. Darin zeigen:

- 25 FIG 1 schematisch eine Schaltanordnung mit einem elektrischen Gerät und einem, das Gerät über eine Steuerleitung ansprechenden Steuergerät,
- FIG 2 in einem schematischen Diagramm den zeitlichen Verlauf der Steuerspannung und des in der Steuerleitung fließenden Eingangsstroms während eines Steuersignals bei Verwendung einer sinusförmigen Steuerspannung,
  - FIG 3 in einer Darstellung gemäß FIG 2 die Steuerspannung und den Eingangsstrom während eines Steuersignals bei zeitlich konstanter Steuerspannung,
  - FIG 4 in einem elektronischen Schaltbild eine Steuereingangsschaltung des Geräts, und

FIG 5 · in einem elektronischen Schaltbild eine alternative Ausführung der Steuereingangsschaltung.

Einander entsprechende Teile und Größen sind in den Figuren stets mit dem gleichen Bezugszeichen versehen.

FIG 1 zeigt in grober schematischer Vereinfachung eine Schaltanordnung mit einem elektrischen Gerät 1, welchem über eine Steuerleitung 2 von einem externen Steuergerät 3 elektronische Steuersignale S zugeführt werden. Das Gerät 1 ist beispielsweise ein elektronisches Motorgerät. Bei dem Steuergerät 3 handelt es sich beispielsweise um eine speicherprogrammierbare Steuerung, insbesondere einen Computer.

15 Das Steuergerät 3 ist seinerseits über eine Netzspannung Un führende Netzleitung 4 spannungsversorgt.

Zur Erzeugung eines Steuersignals S legt das Steuergerät 3 eine Steuerspannung Ust an einen Steuereingang 5 des Geräts 1 20 an. Der Steuereingang 5 bildet bezüglich der Steuerleitung 2 die Schnittstelle des Geräts 1 mit dem Geräteäußeren. Als Steuerspannung Ust wird wahlweise eine Gleichspannung oder eine Wechselspannung herangezogen. Der Spannungsbetrag bzw. die Spannungsamplitude der Steuerspannung Ust ist hierbei je nach Ausbildung des Steuergeräts 3 üblicherweise zwischen 24V 25 und 230V gewählt. Die Steuerspannung Ust liegt an einer innerhalb des Gerätes 1 in die Steuerleitung 2 geschalteten Steuereingangsschaltung 6 an. Die Steuereingangsschaltung 6 analysiert die in der Steuerleitung 2 anliegende Spannung und steuert bei Vorliegen eines Steuersignals S eine nicht näher 30 dargestellte interne Gerätesteuerung entsprechend an. Das Steuersignal S ist beispielsweise ein An- oder Ausschaltbefehl. Das Gerät 1 wird in diesem Fall bei anliegender Steuerspannung Ust an- bzw. ausgeschaltet. 35

Bei Vorliegen eines Steuersignals S wird die Steuereingangsschaltung 6 unter Wirkung der anliegenden Steuerspannung Ust

von einem vergleichsweise starken Eingangsstrom Ie durchflossen. Bei nicht aktivierter Steuerleitung 2, d.h. in Abwesenheit eines Steuersignals S, ist der Betrag des Eingangsstroms Ie demgegenüber auf ein geringes Maß reduziert. Der Eingangsstrom Ie nimmt jedoch auch bei Abwesenheit eines Steuersig-5 nals S im Allgemeinen einen von Null deutlich verschiedenen Betrag an. Dies liegt zum einen an einem innerhalb des Steuergeräts 3 unvermeidlicherweise auftretenden Reststrom Ir, dem zum anderen ein Störstrom Is überlagert ist. Der Störstrom Is wird vorwiegend kapazitiv in die Steuerleitung 2 10 eingekoppelt. Dies geschieht z.B. durch benachbarte Verlegung der Steuerleitung 2 mit der Netzleitung 4, sofern letztere nicht hinreichend gut abgeschirmt ist. Die Koppelkapazität Ck zwischen der Steuerleitung 2 und der Netzleitung 4 ist im Schema gemäß FIG 1 durch ein Ersatzschaltbild in Form eines 15 Kondensators angedeutet.

Die Steuereingangsschaltung 6 umfasst eine in die Steuerleitung 2 geschaltete Konstantstromsenke 7 (FIG 4). Die Kon-20 stantstromsenke 7 hält den Betrag des Eingangsstroms Ie auf einem konstanten, d.h. im Wesentlichen von der Steuerspannung Ust unabhängigen Betrag, sofern dieser als Stromaufnahme Ia bezeichnete Betrag zur Verfügung gestellt wird. Die Konstantstromsenke 7 wird gepulst betrieben. Mit anderen Worten ist die Stromaufnahme Ia eine Funktion der Zeit, deren Größe 25 pulsartig variiert.

Konkret weist die Konstantstromsenke 7 während periodisch wiederkehrender Detektionspulse P (FIG 2 und 3) eine vergleichsweise hohe Stromaufnahme Ia auf. Während eines Detek-30 tionspulses P, der eine Dauer t1 von beispielsweise 4ms aufweist, nimmt die Stromaufnahme Ia einen vergleichsweise großen Wert von ca. 8mA an, der nachfolgend als Detektionswert Il bezeichnet ist. Die Zeitspanne zwischen zwei aufeinander folgenden Detektionspulsen P ist als Ruhephase R bezeichnet. Während dieser Ruhephase R ist die Stromaufnahme Ia der Konstantstromsenke 7 gegenüber dem Detektionswert I1 deutlich,

beispielsweise um einen Faktor 20, auf einen Ruhewert I2 erniedrigt. Die Dauer t2 der Ruhephase R übersteigt die Dauer t1 des Detektionspulses P um mindestens das zweifache, bevorzugt sogar das vierfache.

Liegt ein Steuersignal S vor, so fließt nahezu während der gesamten Dauer des Detektionspulses P ein konstanter Eingangsstrom Ie = I1. Während der anschließenden Ruhephase R ist der Stromfluss durch die Steuereingangsschaltung 6 auf maximal den Ruhewert I2 beschränkt, so dass während der Ruhephase R in der Steuereingangsschaltung 6 nur eine geringe Verlustleistung auftritt. Die im Zeitmittel auftretende Verlustleistung ist hierdurch vergleichsweise gering, wodurch die Gefahr einer Überhitzung des Geräts 1, insbesondere im Bereich der Steuereingangsschaltung 6 wirkungsvoll reduziert ist.

Dies ist in den Figuren 2 und 3 näher erläutert. Beide Figuren zeigen in einem zeitlichen Diagramm einen Verlauf der Steuerspannung Ust während eines Steuersignals S in Gegen-überstellung mit dem korrespondierenden Eingangsstrom Ie.

FIG 2 zeigt den Eingangsstrom Ie, der sich bei Verwendung einer sinusförmigen Wechselspannung als Steuerspannung Ust einstellt. Die Konstantstromsenke 7 synchronisiert sich, wie nachfolgend näher beschrieben wird, selbsttätig mit der Phase der Steuerspannung Ust, indem ein Detektionspuls P stets mit dem Beginn der positiven Halbwelle der Steuerspannung Ust gestartet wird. Mit anderen Worten werden die Detektionspulse P jeweils durch den Nulldurchgang der Steuerspannung Ust zur positiven Halbwelle "getriggert". Wie FIG 2 zu entnehmen ist, wird die Stromaufnahme Ia der Konstantstromsenke 7 nach dem Detektionspuls P vom Detektionswert I1 auf den vergleichsweise geringen Ruhewert I2 heruntergeschaltet, wobei sich die anschließende Ruhephase R zeitlich zumindest über die gesamte Restdauer der positiven Halbwelle der Steuerspannung Ust erstreckt. Der Betrag des Eingangsstroms Ie entspricht während

der gesamten positiven Halbwelle der Steuerspannung Ust der Stromaufnahme Ia.

Die Steuerspannung Ust wird innerhalb der Steuereingangsschaltung 6 gleichgerichtet, so dass der Stromfluss in der Steuerleitung 2 während der negativen Halbwelle der Steuerspannung Ust zum Erliegen kommt.

FIG 3 zeigt den Eingangsstrom Ie, wie er sich bei zeitlich konstanter Steuerspannung Ust einstellt. In diesem Fall ist die Periode der wiederkehrenden Detektionspulse P intern durch die Steuereingangsschaltung 6 vorgegeben. Eine Periode umfasst einen Detektionspuls P der Dauer t1, an den eine Ruhephase R der Dauer t2 anschließt.

15

20

25

30

5

Solange kein Steuersignal S am Steuereingang 5 anliegt, ist der Eingangsstrom Ie notwendigerweise gleich der Summe aus Reststrom Ir und Störstrom Is. Diese Summe Ir + Is ist im Allgemeinen klein gegen den Detektionswert I1 und fluktuiert unregelmäßig. Während eines Detektionspulses P unterschreitet der Eingangsstrom Ie daher im Allgemeinen die von der Konstantstromsenke 7 vorgegebene Stromaufnahme Ia = I1. Dieser Wert wird allenfalls kurzzeitig erreicht, z.B. wenn infolge eines Schaltvorgangs in der mit der Steuerleitung 2 koppelnden Netzleitung 4 kurzzeitig eine hohe Störspannung eingekoppelt wird. Der Eingangsstrom Ie kann dann maximal den Detektionswert I1 erreichen. Die Dauer solcher Störeinflüsse ist jedoch in der Regel kurz gegen die Dauer t1 eines Detektionspulses P, so dass der im Zeitmittel während des Detektionspulses P fließende Eingangsstrom Ie weiterhin klein ist im Vergleich zu dem entsprechend gemittelten Eingangsstrom Ie, der während eines Steuersignals S fließt.

Durch Auswertung des während eines Detektionspulses P flie-35 ßenden Eingangsstroms Ie kann also ein Steuersignal S quasi eindeutig von Störeinflüssen unterschieden werden. In der nachfolgend im Detail beschriebenen Steuereingangsschaltung 6

ist dieses Prinzip zur Erkennung eines Steuersignals S implementiert.

Ein Ausführungsbeispiel der Steuereingangsschaltung 6 ist in FIG 4 in einem elektronischen Schaltplan dargestellt. Der in 5 die Steuerleitung 2 geschalteten Konstantstromsenke 7 ist danach eine Diode D1 zur Gleichrichtung der Steuerspannung Ust vorgeschaltet.

- Die Konstantstromsenke 7 umfasst einen Feldeffekttransistor 10 T1, dessen Drain-Anschluss 8 mit einem Eingangskontakt 9 des Steuereingangs 5 verbunden ist. Der Drain-Anschluss 8 ist über einen Widerstand R1 mit dem Gate-Anschluss 10 des Feldeffekttransistors T1 verbunden, der wiederum über eine in
- Sperrrichtung orientierte Zenerdiode ZD1 mit einem Ausgangs-15 kontakt 11 des Steuereingangs 5 verbunden ist. In dieser Beschaltung ist der Gate-Anschluss 10 des Feldeffekttransistors T1 mit einer konstanten Spannung belegt, die den zwischen dem Drain-Anschluss 8 und dem Source-Anschluss 12 durch den Feldeffekttransistor T1 fließenden Eingangsstrom Ie auf einen 20

konstanten Wert, d.h. die Stromaufnahme Ia, festlegt.

Die Größe der Stromaufnahme Ia berechnet sich aus der Durchbruchspannung der Zenerdiode ZD1 dividiert durch den Gesamtwiderstand RS zwischen dem Source-Anschluss 12 des Feldef-25 fekttransistors T1 und dem Ausgangskontakt 11. Zur Beeinflussung dieses Gesamtwiderstands RS ist dem Feldeffekttransistor T1 source-seitig ein Ansteuermodul 13 nachgeschaltet.

- Das Ansteuermodul 13 umfasst drei Transistoren T2, T3 und T5, 30 die mit Widerständen R2,R3,R4,R5,R6,R7,R8,R9,R13,R14 und R15, einer Diode D2 und einem Kondensator C1 entsprechend FIG 4 beschaltet sind.
- Die Transistoren T2,T3 und T5 sind derart beschaltet, dass 35 während des Detektionspulses P nur der Transistor T3 aufgesteuert, d.h. bezüglich der Kollektor-Emitter-Strecke lei-

20

25

30

35

tend, ist. Der Gesamtwiderstand RS ist hierbei im Wesentlichen durch die Reihenschaltung der Widerstände R8 und R9 gegeben. Der Detektionswert I1 der Stromaufnahme Ia ergibt sich somit im Wesentlichen aus der Durchbruchspannung der Zenerdiode DC1 dividiert durch R8 + R9.

In der Ruhephase R sind dagegen die Transistoren T2 und T5 aufgesteuert. Der Gesamtwiderstand RS ergibt sich dann ungefähr aus der Parallelschaltung der Widerstände R15 und R5.

10 Der Ruhewert I2 der Stromaufnahme Ia ist somit etwa durch die Durchbruchspannung der Zenerdiode DZ1 dividiert durch R15\*R5/(R15+R5) gegeben. Durch geeignete Schaltungsdimensionierung wird erreicht, dass der Ruhewert I2 der Stromaufnahme Ia wesentlich kleiner ist als der Detektionswert I1. Die Dauert1 des Detektionspulses P und die Dauert2 der Ruhephase R sind unabhängig voneinander durch Dimensionierung des Kondensators C1 und der Widerstände R2 und R3 einstellbar.

Bei Verwendung einer Wechselspannung als Steuerspannung Ust läuft das Ansteuermodul 13 zu Beginn jeder positiven Halbwelle neu an. Dies geschieht dadurch, dass das durch den Widerstand R3 und den Kondensator C1 gebildete RC-Glied 14 über den Widerstand R15, den Widerstand R2 und die Diode D2 geladen wird. Hierbei steigt die Basisspannung des über den Widerstand R4 mit dem RC-Glied 14 verbundenen Transistors T2 an, bis dieser nach der Dauer t1 aufsteuert. Dies beendet den Detektionspuls P. Der Transistor T3, der bei Anlaufen des Ansteuermoduls 13 geöffnet war, wird durch den aufsteuernden Transistors T2 gesperrt, der während des Detektionspulses P gesperrte Transistor T5 bei der Sperrung des Transistors T3 wiederum aufgesteuert wird. Hierdurch wird der Widerstand R15 ausgangsseitig mit dem Ausgangskontakt 11 kurzgeschlossen. Das RC-Glied 14 wird nun nicht mehr beladen, sondern entlädt sich allmählich über den Widerstand R3.

Während der negativen Halbwelle der Steuerspannung Ust bricht der Stromfluss zusammen. Dadurch entlädt sich das RC-Glied

vollständig. Zu Beginn der nächsten positiven Halbwelle der Steuerspannung Ust wiederholt sich der voranstehend beschriebene Vorgang erneut.

5 Bei einer konstanten Steuerspannung Ust schwingt das Ansteuermodul 13 periodisch mit dem vorgegebenen Puls-Pausen-Verhältnis zwischen dem Detektionspuls P und der Ruhephase R.

Dem Ansteuermodul 13 ist ein Auswertemodul 15 parallelgeschaltet. Das Auswertemodul 15 umfasst ein zwischen den 10 Source-Ausgang 12 des Feldeffekttransistors T1 und dem Ausgangskontakt 11 geschaltetes RC-Glied 16, das aus einem Widerstand R12 und einem Kondensator C2 gebildet ist. Zwischen den Feldeffekttransistor T1 und das RC-Glied 16 ist eine Schwellenschaltung 17 geschaltet, die die Verbindung zwischen 15 dem RC-Glied 16 und dem Feldeffekttransistor T1 öffnet, wenn der Eingangsstrom Ie einen vorgegebenen Einschaltwert überschreitet. Die Schwellenschaltung 17 greift hierzu mittels einer Spannungsteilerschaltung mit den Widerständen R10 und R11 sowie einer in Sperrrichtung orientierten Zenerdiode ZD2 20 die Spannung über dem während des Detektionspulses P stromdurchflossenen Widerstand R8 ab. Die Schwellenschaltung 17 umfasst weiterhin einen Transistor T4, der basisseitig auf das Ausgangspotential des Widerstands R11 gelegt ist. Der Transistor T4 wird aufgesteuert, wenn über dem Widerstand R8 25 die Durchbruchspannung der Zenerdiode ZD2 anliegt, und infolgedessen Strom durch die Widerstände R10,R11 und die Zenerdiode ZD2 fließt. Die über dem Widerstand R8 anliegende Spannung ist proportional zu dem durch den Widerstand R8 fließenden Eingangsstrom Ie. Die Durchbruchspannung der Zenerdiode 30 ZD2 ist dabei so gewählt, dass Transistor T4 aufgesteuert wird, wenn der Eingangsstrom Ie dem Einschaltwert von etwa 85 % des Detektionswerts I1 entspricht.

35 Bei aufgesteuertem Transistor T4 wird das RC-Glied 16 beladen. Hierdurch steigt die über dem RC-Glied 16 anliegende Spannung, die an Kontakten 18 und 19 als Ausgangsspannung Ua abgegriffen werden kann, während des Detektionspulses P all-mählich an.

Während der Ruhephase R entspricht der Eingangsstrom Ie maximal dem Ruhewert I2 der Stromaufnahme Ia. Dieser Ruhewert I2 unterschreitet deutlich den Einschaltwert, so eine weitere Beladung des RC-Glieds 16 ausgeschlossen ist. Das RC-Glied 16 wird infolgedessen während der Ruhephase R über den Widerstand R12 entladen.

10

5

Bei vorliegendem Steuersignal S ist der Transistor T4 während eines Detektionspulses P größtenteils aufgesteuert. Die Ausgangsspannung Ua erreicht dadurch am Ende des Detektionspulses P einen vergleichsweise hohen Wert, der dann eine vorgegebene Auslöseschwelle erreicht, wenn der Eingangsstrom Ie während einer vorgegebenen Einschaltdauer den Einschaltwert nicht unterschreitet. Die Einschaltdauer ist geringfügig kürzer gewählt als die Dauer t1 des Detektionspulses P, um Flankenanstiegszeiten des Eingangsstroms und dergleichen abzufedern. Vorzugsweise beträgt die Einschaltdauer etwa 90% der Dauer t1.

Daran, dass die Ausgangsspannung Ua die Auslöseschwelle erreicht oder überschreitet, wird wiederum in nicht näher dar25 gestellter Weise von einer an die Kontakte 18 und 19 angeschlossenen internen Gerätesteuerung des Geräts 1 das Vorliegen des Steuersignals S erkannt und eine dem Steuersignal S
entsprechende Reaktion des Geräts 1 ausgelöst.

Jiegt kein Steuersignal S vor, so bleibt der Transistor T4
während des Detektionspulses P größtenteils gesperrt. Die
Aufladung des RC-Glieds 16 unterbleibt damit weitgehend. Die
Ausgangsspannung Ua verbleibt hierdurch auf einem sehr geringen Wert, der insbesondere die Auslöseschwelle ständig unter35 schreitet.

In einem alternativen Ausführungsbeispiel der Steuereingangsschaltung 6 gemäß FIG 5 ist eine Teilfunktion des Ansteuermoduls 13 in einem Mikroprozessor 20 implementiert. Dem Mikroprozessor 20 ist ein Bruchteil der gleichgerichteten Steuerspannung Ust über einen aus Widerständen R16 und R17 beste-5 henden Spannungsteiler über einen Spannungseingang 21 zugeführt. Der Mikroprozessor 20 verfügt weiterhin über einen Steuerausgang 22, über welchen er in Abhängigkeit von der Steuerspannung Ust den Transistor T3 ansteuert. Der Transistor T3 ist analog zum Ausführungsbeispiel gemäß FIG 4 in Rei-10 he mit dem Widerstand R8 zwischen dem Source-Anschluss 12 des Feldeffekttransistors T1 und den Ausgangskontakt 11 des Steuereingangs 5 geschaltet. Der Transistor T3 wird vom Mikroprozessor 20 derart angesteuert, dass ein zeitlicher Verlauf des Eingangsstroms Ie entsprechend den FIG 2 und 3 erfolgt. 15

Der Eingangsstrom Ie wird von dem Auswertemodul 15 analysiert, dessen Ausführung und Funktionsweise gegenüber FIG 4 unverändert ist. Die Ausgangsspannung Ua ist jedoch einem 20 Auslöseeingang 23 des Mikroprozessors 20 zugeführt. Der Mikroprozessor 20 übernimmt hierbei gleichzeitig die Funktion einer internen Gerätesteuerung und steuert in dieser Funktion das Gerät 1 entsprechend an, wenn die Ausgangsspannung Ua die vorgegebene Auslöseschwelle übersteigt.

25

30

Die Verwendung des Begriffs "Modul" für die funktionalen Gruppen der Steuereingangsschaltung 6, insbesondere Ansteuermodul 13 und Auswertemodul 15, impliziert nicht notwendigerweise eine räumliche Trennung dieser Gruppen. Vielmehr sind die gesamte Steuereingangsschaltung 6 oder beliebige Teile davon bevorzugt in beliebiger räumlicher Anordnung auf einem gemeinsamen Schaltungsträger angeordnet. Die Steuereingangsschaltung 6 oder Teile davon sind vorzugsweise als integrierter Schaltkreis (ASIC) realisiert.

### Patentansprüche

- Steuereingangsschaltung (6) für ein elektrisches Gerät (1), mit einer in eine Steuerleitung (2) geschalteten Konstantstromsenke (7), deren Stromaufnahme (Ia) während der Dauer (t1) eines Detektionspulses (P) einen Detektionswert (I1) annimmt, demgegenüber die Stromaufnahme (Ia) zwischen zwei aufeinanderfolgenden Detektionspulsen (P) erniedrigt ist, sowie mit einem den in der Steuerleitung (2) fließenden Eingangsstrom (Ie) analysierenden Auswertemodul (15), das ein Steuersignal (S) anzeigt, wenn während des Detektionspulses (P) der Eingangsstrom (Ie) für eine vorgegebene Einschaltdauer einen vorgegebenen Einschaltwert nicht unterschreitet.
- 2. Steuereingangsschaltung (6) nach Anspruch 1, dadurch gekennzeichnet, dass die Konstantstromsenke (7) mit einem Ansteuermodul (13) beschaltet ist, das die Größe der Stromaufnahme (Ia) vorgibt.
- 3. Steuereingangsschaltung (6) nach Anspruch 1 oder 2, dadurch gekennzeichnet, dass das Ansteuermodul (13) eine Oszillatorschaltung ist, deren Gesamtwiderstand (RS) diskret zwischen zwei Werten wechselt.
- 4. Steuereingangsschaltung (6) nach Anspruch 1 oder 2, dadurch gekennzeichnet, dass das Ansteuermodul (13) einen Mikroprozessor (20) umfasst.
- 5. Steuereingangsschaltung (6) nach einem der Ansprüche 1 bis 4, dadurch gekennzeichnet, dass der Konstantstromsenke (7) eine Diode (D1) vorgeschaltet ist.
- 6. Steuereingangsschaltung (6) nach einem der Ansprüche 1 bis 5, dadurch gekennzeichnet, dass das Auswertemodul (15) ein RC-Glied (16) umfasst.

10

25

. 30

- 7. Steuereingangsschaltung (6) nach Anspruch 6, da-durch gekennzeichnet, dass dem RC-Glied (16) eine Schwellenschaltung (17) vorgeschaltet ist, die nur dann einen Stromfluss auf das RC-Glied (16) zulässt, wenn Eingangsstrom (Ie) den Einschaltwert überschreitet.
- 8. Steuereingangsschaltung (6) nach einem der Ansprüche 1 bis 7, dadurch gekennzeichnet, dass die Konstantstromsenke (7) einen Feldeffekttransistor (T1) umfasst.
- 9. Steuereingangsschaltung (6) nach einem der Ansprüche 1 bis 8, dadurch gekennzeichnet, dass die Detektionspulse (P) zeitlich periodisch aufeinanderfolgen.
- 15 10. Steuereingangsschaltung (6) nach Anspruch 9, da-durch gekennzeichnet, dass bei einem Steuersignal (S) in Form einer zeitlich wechselnden Steuerspannung (Ust) die Periode der Detektionspulse (P) mit der Phase der Steuerspannung (Ust) koordiniert ist.
  - 11. Steuereingangsschaltung (6) nach Anspruch 10, da-durch gekennzeichnet, dass jeweils ein Detektionspuls (P) koordiniert mit jeder positiven Halbwelle der Steuerspannung (Ust) beginnt.
  - 12. Steuereingangsschaltung (6) nach einem der Ansprüche 1 bis 11, dadurch gekennzeichnet, dass die Stromaufnahme (Ia) der Konstantstromsenke (7) zwischen zwei aufeinanderfolgenden Detektionspulsen (P) gegenüber dem Detektionswert (II) um mindestens einen Faktor 10 erniedrigt ist.
- 13. Steuereingangsschaltung (6) nach einem der Ansprüche 1 bis 12, dadurch gekennzeichnet, dass der 35 Einschaltwert des Eingangsstroms (Ie) etwa 85% des Detektionswertes (I1) entspricht.

14. Steuereingangsschaltung (6) nach einem der Ansprüche 1 bis 13, 'd a d u r c h g e k e n n z e i c h n e t , dass die Einschaltdauer mindestens 70% der Dauer (t1) des Detektionspulses (P) beträgt.

5

- 15. Steuereingangsschaltung (6) nach einem der Ansprüche 1 bis 14, dad urch gekennzeichnet, dass die Dauer (t2) der Zeitspanne zwischen zwei aufeinanderfolgenden Detektionspulsen (P) die Dauer (t1) des oder jeden Detektionspulses (P) um mindestens das zweifache übersteigt.
- 16. Steuereingangsschaltung (6) nach einem der Ansprüche 1 bis 15, dadurch gekennzeichnet, dass der Detektionswert (I1) etwa 8mA beträgt.

15

10

- 17. Steuereingangsschaltung (6) nach einem der Ansprüche 1 bis 16, dadurch gekennzeichnet, dass die Dauer (t1) eines Detektionspulses (P) etwa 4ms beträgt.
- 20 18. Steuereingangsschaltung (6) nach einem der Ansprüche 1 bis 17, dadurch gekennzeichnet, dass das Ansteuermodul (13) und/oder das Auswertemodul (15) als integrierter Schaltkreis realisiert sind.
- 19. Elektrisches Gerät (1) mit einer Steuereingangsschaltung(6) nach einem der Ansprüche 1 bis 17.

EPO - Munich 22 2 5. April 2003

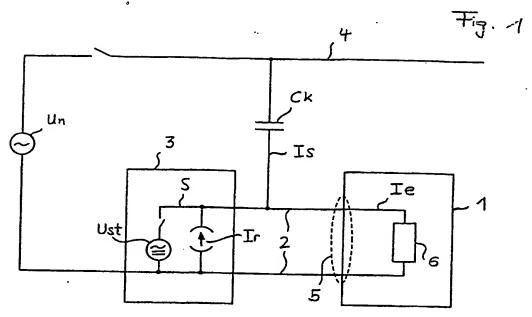
20

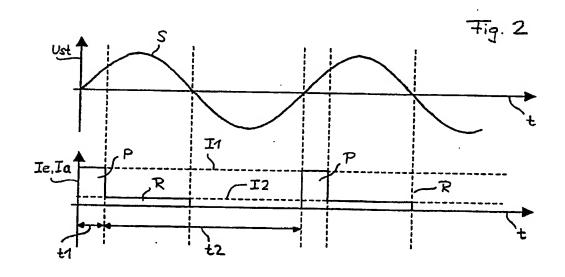
Zusammenfassung

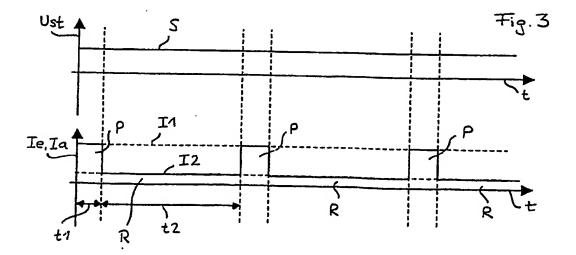
Steuereingangsschaltung für ein elektrisches Gerät

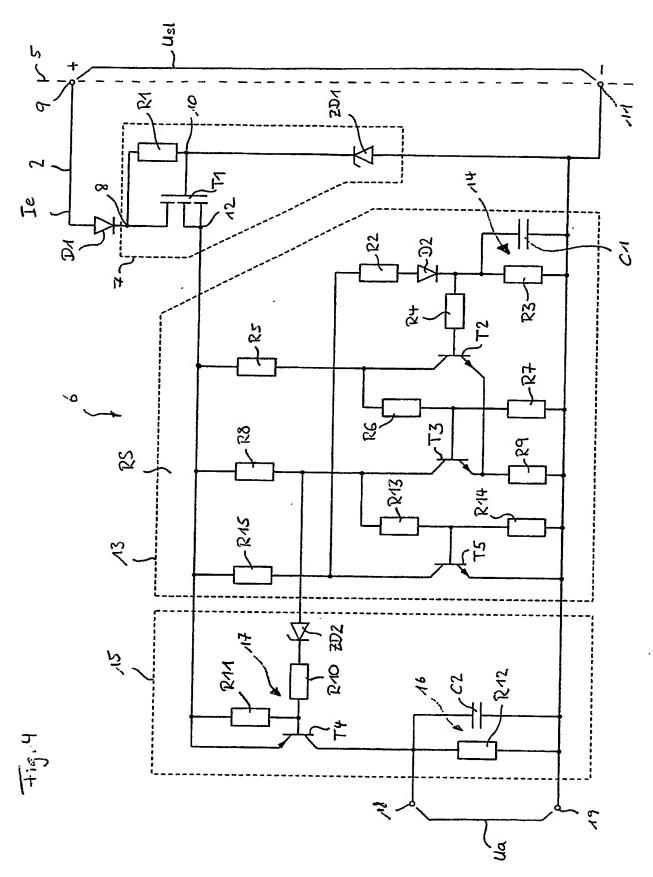
- Um einen störstromfesten und für eine große Bandbreite verschiedenartiger Steuerspannungen (Ust) besonders geeigneten Steuereingang (5) eines elektrischen Geräts (1) zu schaffen, wird eine Steuereingangsschaltung (6) vorgeschlagen, mit einer in eine Steuerleitung (2) geschalteten Konstantstromsenke
- 10 (7), deren Stromaufnahme (Ia) während der Dauer (t1) eines Detektionspulses (P) einen Detektionswert (I1) annimmt, demgegenüber die Stromaufnahme (Ia) zwischen zwei aufeinanderfolgenden Detektionspulsen (P) erniedrigt ist, sowie mit einem den in der Steuerleitung (2) fließenden Eingangsstrom
- (Ie) analysierenden Auswertemodul (15), das ein Steuersignal (S) anzeigt, wenn während des Detektionspulses (P) der Eingangsstrom (Ie) für eine vorgegebene Einschaltdauer einen vorgegebenen Einschaltwert nicht unterschreitet.
- 20 FIG 4

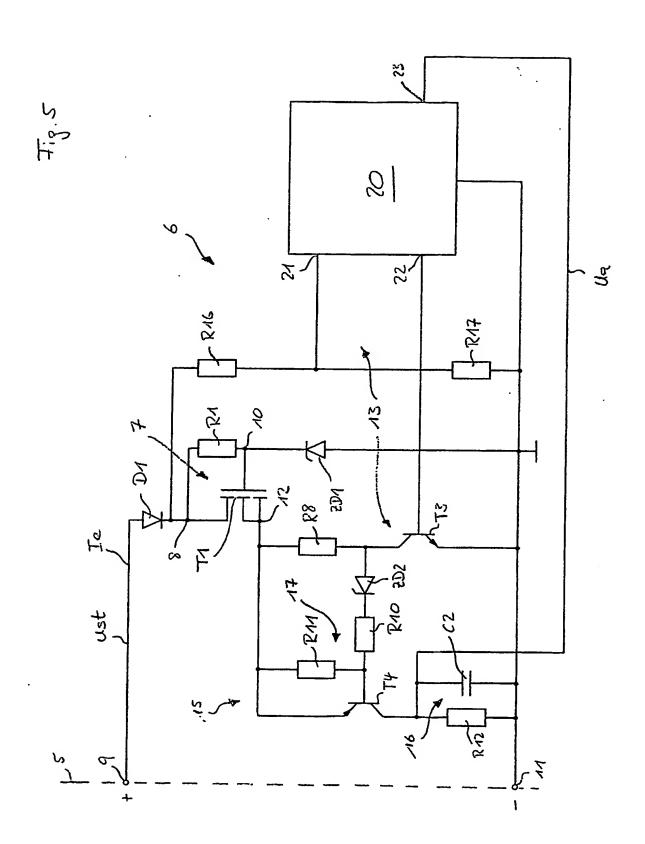
1/3











EP: 04/: 3357

# This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

### BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

| Defects in the images include but are not limited to the items checked: |   |   |
|---|---|---|
|   | ☐ BLACK BORDERS   |   |
|   | ☐ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES                 |   |
|   | ☐ FADED TEXT OR DRAWING                                 | • |
|   | BLURRED OR ILLEGIBLE TEXT OR DRAWING                    |   |
|   | ☐ SKEWED/SLANTED IMAGES                                 |   |
|   | ☐ COLOR OR BLACK AND WHITE PHOTOGRAPHS                  |   |
|   | GRAY SCALE DOCUMENTS                                    |   |
|   | LINES OR MARKS ON ORIGINAL DOCUMENT                     |   |
|   | ☐ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY |   |
|   | □ OTHER:  |   |

## IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.